

Ψηφιακά Συστήματα και Αρχιτεκτονική Υπολογιστών
Σχεδίαση Ψηφιακών Συστημάτων - VHDL

(HA+DI)

Βαθμοί Εξεταστικής Χεμερινού

<u>A/A</u>	<u>Αριθμός μητρώου</u>	<u>Project 0</u>	<u>Project 1</u>	<u>Project 2</u>	<u>Βαθμός</u>
1	1115202100019	-	8,5	-	8,5
2	7110132100211	-	8	-	8
3	7110132400221	-	-	10	10
4	7110132400201	-	-	10	10