



ΕΡΓΑΣΤΗΡΙΟ

SPACE DATA SYSTEMS

12^ο Εργαστηριακό Μάθημα
5^ο Εργαστήριο

Βασιλόπουλος Διονύσης
ΕΔΙΠ Τμήματος Πληροφορικής & Τηλεπικοινωνιών
ΕΚΠΑ

ΕΑΡΙΝΟ ΕΞΑΜΗΝΟ 2024-2025

Άσκηση: Μετρητής με φόρτωση

Ακολουθιακά κυκλώματα

Μετρητής με φόρτωση και απεικόνιση σε LED/Pmod της αναπτυξιακής κάρτας

Στην άσκηση αυτή, θα τροποποιήσετε την άσκηση του 4^{ου} εργαστηρίου ώστε να υποστηρίζει δυνατότητα φόρτωσης (είσοδος *load*=1) με τα δεδομένα φόρτωσης από την είσοδο *load_data*. Οπότε ο counter (χρονόμετρο) με την φόρτωση θα ξεκινάει τη μέτρηση από την τιμή που θα έχει το σήμα *load_data*.

Ο μετρητής χρησιμοποιεί το ρολόι των 100MHz της κάρτας (ακροδέκτης Y9).

Οι είσοδοι του μετρητή συνδέονται στα DIP switches και στα push-buttons της κάρτας ZedBoard σύμφωνα με τον παρακάτω πίνακα. Οι υπόλοιπες αντιστοιχίες είναι ίδιες με την άσκηση του 4^{ου} εργαστηρίου.

Είσοδοι	Περιγραφή	DIP Switch
reset	Ασύγχρονο reset	BTNC
direction	1: Μέτρηση προς τα πάνω 0: Μέτρηση προς τα κάτω	SW7
load	Ενεργοποίηση φόρτωσης	SW6
load_data[5]	Δεδομένα φόρτωσης	SW5
load_data[4]		SW4
load_data[3]		SW3
load_data[2]		SW2
load_data[1]		SW1
load_data[0]		SW0

Πίνακας 2. Είσοδοι του μετρητή

Η έξοδος του μετρητή θα απεικονιστεί σε 4 LED της αναπτυξιακής κάρτας. (Όποιος έχει χρόνο κάνει απεικόνιση του αποτελέσματος και στο `pmod(led)`).

ΟΥΣΙΑΣΤΙΚΑ ΠΡΕΠΕΙ ΝΑ ΤΡΟΠΟΠΟΙΗΣΕΤΕ ΤΟ ΠΡΟΓΡΑΜΜΑ ΤΟΥ LAB 4

Στο e-class σας δίνεται ένα template πηγαίου κώδικα (counter.vhd) με την περιγραφή του entity του μετρητή.

ΜΕΡΟΣ Α

- Συμπληρώστε την οντότητα και την αρχιτεκτονική της

ΜΕΡΟΣ Β

- Γράψτε το κατάλληλο αρχείο .xdc με τα pin constraints.

Για τον ορισμό της συχνότητας ρολογιού δώστε το παρακάτω constraint
set_property -dict {PACKAGE_PIN Y9 IOSTANDARD LVCMOS33 } [get_ports { clk }];

- Ελέγξτε τη λειτουργία του μετρητή σας μέσω του συστήματος που ενσωματώνει τον μετρητή σας στο υλικό προγραμματίζοντας το FPGA

- Συμπληρώστε τα παρακάτω στοιχεία κοιτάζοντας το report μετά το implementation:

FF: _____
LUT: _____
I/O: _____
BUFG: _____

- Προσδιορίστε την ελάχιστη περίοδο (minimum period) σε ns και το πιο κρίσιμο μονοπάτι (max delay path) εκτελώντας την εντολή *report_timing_summary – datasheet*

Min Period (ns): _____

Max Delay Path

Slack (ns): _____

Source: _____

Destination: _____

Logic Levels: _____